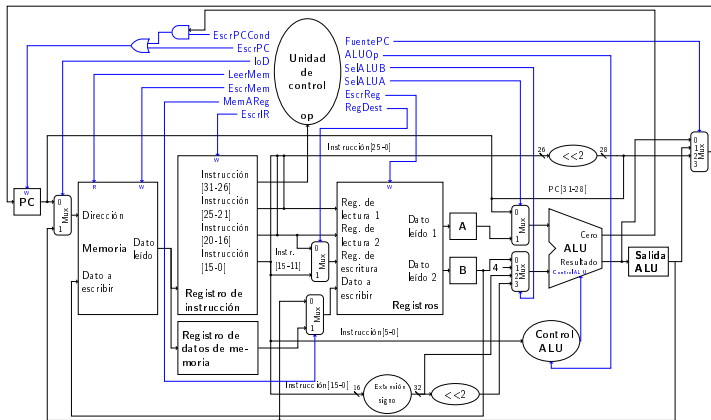


# Visión completa del procesador multiciclo



# Autómata de la unidad de control

